

Rec'd PTO 25 JAN 2005

## PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2000-040037

(43)Date of publication of application : 08.02.2000

(51)Int.Cl. G06F 12/16  
G11C 16/02  
G11C 16/06

(21)Application number : 10-219917

(71)Applicant : CANON INC

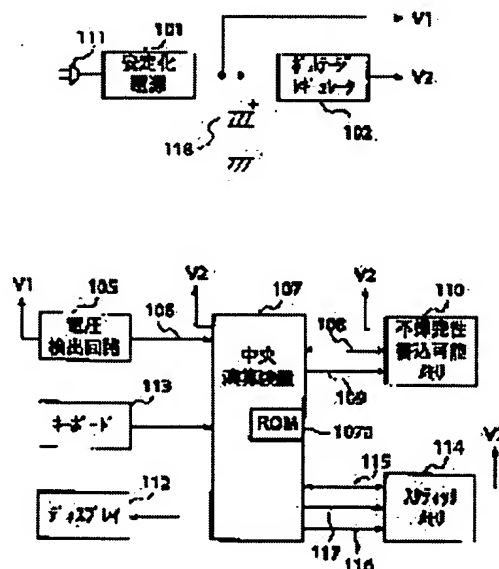
(22)Date of filing : 21.07.1998

(72)Inventor : TAKAHASHI NAOTO

**(54) DATA PROTECTIVE DEVICE, DATA PROTECTIVE METHOD AND STORAGE MEDIUM****(57)Abstract:**

**PROBLEM TO BE SOLVED:** To surely prevent data from being lost at the time of power interruption with an inexpensive configuration by utilizing power supplied from a capacitor and writing data needing protection in a nonvolatile writable memory when the service interruption is detected.

**SOLUTION:** A central processing unit 107 predicts that operation voltage V2 drops down to inoperable voltage after T seconds from the present time when a service interruption signal is inputted. The unit 107 economizes the power of a capacitor 118 for power maintenance by inhibiting an input function from a keyboard 113 and a display function to a display 112. Next, the unit 107 reads data which is inputted before stopping the input function from the keyboard 113 and is temporarily stored in a static memory 114 via a read signal line 117 and a data bus 115 and writes it in a nonvolatile writable memory 110 via a write signal line 109 and a data bus 108.

**LEGAL STATUS**

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of

(19)日本国特許庁 (J P)

(12) 公 開 特 許 公 報 (A)

(11)特許出願公開番号

特開2000-40037

(P2000-40037A)

(43)公開日 平成12年2月8日(2000.2.8)

(51)Int.Cl. <sup>7</sup>	識別記号	F I	テーマコード(参考)
G 0 6 F 12/16	3 4 0	G 0 6 F 12/16	3 4 0 Q 5 B 0 1 8
G 1 1 C 16/02		G 1 1 C 17/00	6 0 1 P 5 B 0 2 5
16/06			6 3 2 Z

審査請求 未請求 請求項の数15 F D (全 6 頁)

(21)出願番号 特願平10-219917

(22)出願日 平成10年7月21日(1998.7.21)

(71)出願人 000001007

キヤノン株式会社

東京都大田区下丸子3丁目30番2号

(72)発明者 ▲高▼橋 直人

東京都大田区下丸子3丁目30番2号 キヤ  
ノン株式会社内

(74)代理人 100081880

弁理士 渡部 敏彦

Fターム(参考) 5B018 GA04 KA03 LA01 LA05 LA10

NA03 NA06 PA01 QA05

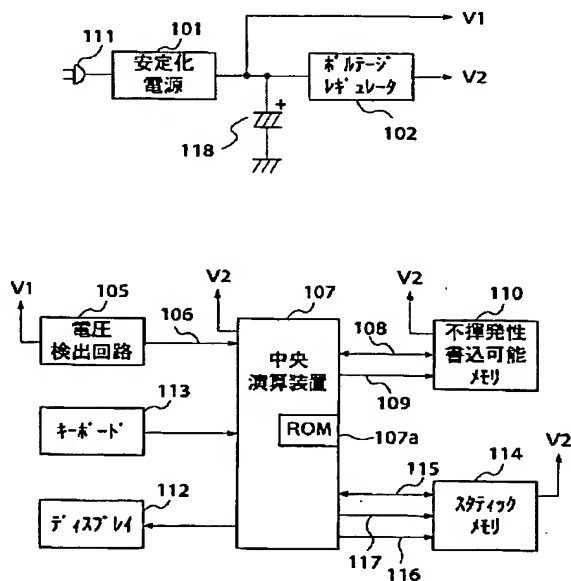
5B025 AD09 AD14

(54)【発明の名称】 データ保護装置、データ保護方法、及び記憶媒体

(57)【要約】

【課題】 停電時のデータ消滅を安価な構成により確実に防止できるようにする。

【解決手段】 所定の高電圧を電圧降下して生成された所定の低電圧が動作電圧として中央演算装置、不揮発性書込可能メモリに供給された状態で前記高電圧を用いて停電を検出し、中央演算装置は、停電が検出された際、前記高電圧の出力ラインに並列に接続されたコンデンサから供給される電力を利用して、スタティックメモリ内の保護が必要なデータを不揮発性書込可能メモリに書込む。



【特許請求の範囲】

【請求項 1】 中央演算装置と不揮発性書込可能メモリとを有するデータ処理装置に搭載されたデータ保護装置において、

所定の高電圧を電圧降下して生成された所定の低電圧が動作電圧として前記中央演算装置、不揮発性書込可能メモリに供給された状態で前記高電圧を用いて停電を検出する検出手段と、

前記高電圧の出力ラインに並列に接続されたコンデンサとを備え、

前記中央演算装置は、前記検出手段により停電が検出された際、前記コンデンサから供給される電力を利用して保護が必要なデータを前記不揮発性書込可能メモリに書込むように構成されたことを特徴とするデータ保護装置。

【請求項 2】 前記中央演算装置は、通常は、高速アクセス可能なスタティック形メモリを用いて各種の処理を行い、前記検出手段により停電が検出された際、該スタティック形メモリ内のデータを前記不揮発性書込可能メモリに書込むことを特徴とする請求項 1 記載のデータ保護装置。

【請求項 3】 前記中央演算装置は、前記検出手段により停電が検出された際、前記不揮発性書込可能メモリへの書込み処理以外の処理機能を禁止した後に、保護が必要なデータを該不揮発性書込可能メモリに書込むことを特徴とする請求項 1 記載のデータ保護装置。

【請求項 4】 前記不揮発性書込可能メモリは、フラッシュメモリにより構成されたことを特徴とする請求項 1 記載のデータ保護装置。

【請求項 5】 前記検出手段は、前記高電圧より若干低い電圧を基準にして停電を検出することを特徴とする請求項 1 記載のデータ保護装置。

【請求項 6】 中央演算装置と不揮発性書込可能メモリとを有するデータ処理装置に適用されるデータ保護方法であって、

所定の高電圧を電圧降下して生成された所定の低電圧が動作電圧として前記中央演算装置、不揮発性書込可能メモリに供給された状態で前記高電圧を用いて停電を検出する検出工程を備え、

前記中央演算装置は、前記検出工程により停電が検出された際、前記高電圧の出力ラインに並列に接続されたコンデンサから供給される電力を利用して保護が必要なデータを前記不揮発性書込可能メモリに書込むように構成されたことを特徴とするデータ保護方法。

【請求項 7】 前記中央演算装置は、通常は、高速アクセス可能なスタティック形メモリを用いて各種の処理を行い、前記検出工程により停電が検出された際、該スタティック形メモリ内のデータを前記不揮発性書込可能メモリに書込むことを特徴とする請求項 6 記載のデータ保護方法。

【請求項 8】 前記中央演算装置は、前記検出工程により停電が検出された際、前記不揮発性書込可能メモリへの書込み処理以外の処理機能を禁止した後に、保護が必要なデータを該不揮発性書込可能メモリに書込むことを特徴とする請求項 6 記載のデータ保護方法。

【請求項 9】 前記不揮発性書込可能メモリは、フラッシュメモリにより構成されたことを特徴とする請求項 6 記載のデータ保護方法。

【請求項 10】 前記検出工程は、前記高電圧より若干低い電圧を基準にして停電を検出することを特徴とする請求項 6 記載のデータ保護方法。

【請求項 11】 中央演算装置と不揮発性書込可能メモリとを有するデータ処理装置に適用されるデータ保護処理用の制御プログラムを記憶する記憶媒体であって、前記中央演算装置により実行される前記制御プログラムは、

所定の高電圧を電圧降下して生成された所定の低電圧が動作電圧として前記中央演算装置、不揮発性書込可能メモリに供給された状態で前記高電圧を用いて停電を検出する検出ルーチンと、

前記検出ルーチンにより停電が検出された際、前記高電圧の出力ラインに並列に接続されたコンデンサから供給される電力を利用して保護が必要なデータを前記不揮発性書込可能メモリに書込む書込ルーチンと、を含むことを特徴とする記憶媒体。

【請求項 12】 前記中央演算装置は、通常は、高速アクセス可能なスタティック形メモリを用いて各種の処理を行い、前記検出ルーチンにより停電が検出された際、前記書込ルーチンにより該スタティック形メモリ内のデータを前記不揮発性書込可能メモリに書込むことを特徴とする請求項 11 記載の記憶媒体。

【請求項 13】 前記制御プログラムは、前記検出ルーチンにより停電が検出された際、前記不揮発性書込可能メモリへの書込み処理以外の処理機能を禁止する禁止ルーチンを含み、前記中央演算装置は、当該禁止ルーチンを実行した後に前記書込ルーチンを実行することを特徴とする請求項 11 記載の記憶媒体。

【請求項 14】 前記不揮発性書込可能メモリは、フラッシュメモリにより構成されたことを特徴とする請求項 11 記載の記憶媒体。

【請求項 15】 前記検出ルーチンは、前記高電圧より若干低い電圧を基準にして停電を検出することを特徴とする請求項 11 記載の記憶媒体。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、データ処理装置に適用されるデータ保護装置に関し、特に、データ処理の途中で停電により電源供給が停止した場合に好適なデータ保護装置に関する。

【0002】

【従来の技術】中央演算装置と不揮発性書込可能メモリを用いたデータ処理装置において、停電検出機能を搭載していない場合には、通常の通電状態で中央演算装置により不揮発性書込可能メモリに書込み動作を行っている最中に、商用電源のトラブルや不注意で電源スイッチをオフしてしまう等により停電状態に陥ったときは、不揮発性書込可能メモリに対して書込み動作を続行するように作動する。

【0003】そのため、中央演算装置が不揮発性書込可能メモリにデータを書込む瞬間に中央演算装置と不揮発性書込可能メモリの電源電圧が動作不可能領域に入った場合、中央演算装置が不揮発性書込可能メモリに書込もうとしていたデータは、不定データとして書込まれてしまいか、或いは書込み自体が行われず、データは消滅してしまう。

【0004】このような不具合があるにも拘わらず停電検出機能を搭載しないのは、データの重要度が低かったり、不揮発性書込可能メモリへの書込み動作の頻度が高くない場合には、書込み動作のタイミングと停電状態に陥るタイミングとが重なる確率が低いため、コストを上昇させてまでデータを保護する必要は無いと考え、信頼性の向上よりも低価格化の方を重視するのが得策だと考えられたからである。

【0005】しかし、近年は、技術の急速な進歩によりデータ処理装置を安価に提供でき、データ処理能力も飛躍的に高まってきており、それに伴って、保護する必要性の高い機密データ等を処理する機会が増えてきた。

【0006】そこで、従来、停電検出装置などを付加し、データを確実に不揮発性書込可能メモリに書込むことによりデータ消滅を防止するようにした装置が実現されている（S社の特願平03-286125号公報、及び特開平05-130210号公報、H社の特願平05-047674号公報、及び特開平06-259337号公報）。

【0007】S社の装置は、停電を検出した際に中央演算装置と不揮発性書込可能メモリ以外の動作部をスイッチで切離し、電源電圧保持用コンデンサからの電力供給を受けて、留守番電話に必要な制御データを不揮発性書込可能メモリに移転させて保存するようにしたものである。H社の装置は、中央演算装置とバッテリバックアップ付きメモリと不揮発性書込可能メモリと停電検出回路で構成し、停電を検出した際には高速書込み可能なバッテリバックアップ付きメモリに書込み、復電後、不揮発性書込可能メモリに書込むようにしたものである。

【0008】

【発明が解決しようとする課題】しかし、これら従来の装置は、停電時のデータ消滅を防止するために、特別の部品等を数多く装備する必要があり、コスト上昇を招いていたため、コストダウン化が要望されていた。特に、最近では、データ処理装置の低価格化に伴って一般市民の

間にもデータ処理装置が急速に普及してきており、データ処理装置の低価格化は、益々重要な課題となってきた。

【0009】本発明は、このような背景の下になされたもので、その課題は、停電時のデータ消滅を安価な構成により確実に防止できるようにすることにある。

【0010】

【課題を解決するための手段】上記課題を解決するため、本発明は、中央演算装置と不揮発性書込可能メモリとを有するデータ処理装置に搭載されたデータ保護装置において、所定の高電圧を電圧降下して生成された所定の低電圧が動作電圧として前記中央演算装置、不揮発性書込可能メモリに供給された状態で前記高電圧を用いて停電を検出する検出手段と、前記高電圧の出力ラインに並列に接続されたコンデンサとを備え、前記中央演算装置は、前記検出手段により停電が検出された際、前記コンデンサから供給される電力を利用して保護が必要なデータを前記不揮発性書込可能メモリに書込むように構成されている。

【0011】また、本発明は、中央演算装置と不揮発性書込可能メモリとを有するデータ処理装置に適用されるデータ保護方法であって、所定の高電圧を電圧降下して生成された所定の低電圧が動作電圧として前記中央演算装置、不揮発性書込可能メモリに供給された状態で前記高電圧を用いて停電を検出する検出工程を備え、前記中央演算装置は、前記検出工程により停電が検出された際、前記高電圧の出力ラインに並列に接続されたコンデンサから供給される電力を利用して保護が必要なデータを前記不揮発性書込可能メモリに書込むように構成されている。

【0012】また、本発明は、中央演算装置と不揮発性書込可能メモリとを有するデータ処理装置に適用されるデータ保護処理用の制御プログラムを記憶する記憶媒体であって、前記中央演算装置により実行される前記制御プログラムは、所定の高電圧を電圧降下して生成された所定の低電圧が動作電圧として前記中央演算装置、不揮発性書込可能メモリに供給された状態で前記高電圧を用いて停電を検出する検出ルーチンと、前記検出ルーチンにより停電が検出された際、前記高電圧の出力ラインに並列に接続されたコンデンサから供給される電力を利用して保護が必要なデータを前記不揮発性書込可能メモリに書込む書込ルーチンとを含んでいる。

【0013】また、本発明では、前記中央演算装置は、通常は、高速アクセス可能なスタティック形メモリを用いて各種の処理を行い、前記検出手段・工程・ルーチンにより停電が検出された際、該スタティック形メモリ内のデータを前記不揮発性書込可能メモリに書込んでい

【0014】また、本発明では、前記中央演算装置は、前記検出手段・工程・ルーチンにより停電が検出された

際、前記不揮発性書込可能メモリへの書込み処理以外の処理機能を禁止した後に、保護が必要なデータを該不揮発性書込可能メモリに書込んでいる。

【0015】また、本発明では、前記不揮発性書込可能メモリは、フラッシュメモリにより構成されている。

【0016】また、本発明では、前記検出手段・工程・ルーチンは、前記高電圧より若干低い電圧を基準にして停電を検出している。

【0017】

【発明の実施の形態】以下、本発明の実施の形態を図面 10 を参照しながら説明する。

【0018】図1は、本発明の実施の形態に係るデータ保護装置を適用した電子装置の概略構成を示すブロック図である。

【0019】この電子装置は、キーボード113によって入力されたデータをディスプレイ112に表示する装置である。図1において、101は商用電源を直流電源（電圧V1の電源）に変換する安定化電源、102は電圧V1の直流電源を装置内で使用する電圧V2（ $V1 > V2$ ）に変換するボルテージレギュレータであり、後述 20 の中央演算装置107、不揮発性書込可能メモリ110、スタティックメモリ114等の構成要素は、V2の電圧で駆動される。なお、本実施形態では、不揮発性書込可能メモリ110としては、フロッピーディスク、磁気ディスク等よりも高速アクセス可能なフラッシュメモリ（EEPROM）を使用している。

【0020】105は装置内の高い方の電圧V1を監視することにより停電を検出するための電圧検出回路、106は電圧検出回路105から中央演算装置107に対して停電を通知するための信号線、108は中央演算装置107が不揮発性書込可能メモリ110に対して保護データを書込むためのデータバスライン、111は商用電源から電源を供給するプラグ、112はキーボード113から入力されたデータを表示するディスプレイである。

【0021】また、114は表示データ及び保護データを一時的に貯えておくスタティックメモリ、115はスタティックメモリ114に対してデータ読書きを行うためのデータバス、116はスタティックメモリ114にデータを書込むためのライト信号線、117はスタティックメモリ114のデータを読出すためのリード信号線、118は中央演算装置107、不揮発性書込可能メモリ110、及びスタティックメモリ114を動作させる電源電圧+V2を保持するための電源保持用コンデンサである。

【0022】中央演算装置107は、キーボード113から入力されたデータを、ライト信号線116、データバス115を用いて、高速アクセス可能なスタティックメモリ114に一時的に書込むと共に、リード信号線117、データバス115を用いてディスプレイ112に 50

表示するという動作を繰り返す。なお、スタティックメモリ114に一時的に書込まれたデータの中には、停電になった場合に保護すべきデータも含まれている。

【0023】通電状態においては、電圧検出回路105からの出力信号線106の信号レベルは、図2に示したように、Highレベルとなっている。このように、出力信号線106の信号レベルになっている間は、中央演算装置107は、電源電圧が正常に供給されていると判断する。

【0024】次に、図2を参照しながら本発明に特有な停電時の動作を説明する。

【0025】図2は、本装置が停電状態に入った時の電圧V1、V2が降下していく様子と、電圧V1の降下と電圧検出回路105の出力信号線106の信号レベルとの関係を示した図である。

【0026】図1の装置は、ボルテージレギュレータ102より供給された電圧V2の電圧をエネルギー源として動作している。すなわち、中央演算装置107、不揮発性書込可能メモリ110、スタティックメモリ114等が動作電圧にしている電圧V2は、安定化電源101から供給された電圧V1を、ボルテージレギュレータ102により電圧降下させて生成されている。

【0027】従って、停電状態に陥る場合は、まず電圧V1が降下し始め、続いて電圧V2が降下し始める。この際、電圧V1の出力ラインに並列に接続されている電源電圧保持用コンデンサ118は、電圧V1の電圧降下が緩やかになるように作用する。その結果、停電になったときに、中央演算装置107、不揮発性書込可能メモリ110、スタティックメモリ114が動作不可能となる電圧まで降下するまでに要する時間が長くなる。

【0028】商用電源からの電源電圧の供給が絶たれたり、プラグ111が何らかの事故で引き抜かれてしまったりして停電状態になった場合は、電圧検出回路105の出力信号線106の信号レベルは、ある程度の時間が経過した後にローレベルになる。これは、電圧検出回路105は、電圧V1それ自体を検出することなく、電圧V1より若干低い電圧（後述のVt1）を検出し、この若干低い電圧を検出した際に出力信号線106の信号レベルをLowレベルにして停電を検出するように構成されているからである。このように、電圧V1より若干低い電圧を検出した場合に停電を検出するように電圧検出回路105を構成することにより、安定化電源101より後段の構成要素のダブル等で電圧V1が若干変動した場合に停電であると誤検出するのを防止することができる。

【0029】停電状態になった場合、電源保持用コンデンサ118の作用により、電圧V1、V2は、その停電の瞬間（図2のt点）に0Vになることなく、徐々に電圧が降下し始める。そして、電圧V1が図2のVt1まで降下した時点で、電圧検出回路105は、Lowレベ

ルの電圧検出信号を停電検出信号として中央演算装置 107 に対して出力する。この時点では、中央演算装置 107 に供給されている電圧  $V_2$  は、未だ電圧降下を開始しておらず、中央演算装置 107 は、動作可能状態となっている。

【0030】そこで、中央演算装置 107 は、停電検出信号が入力されると、現時点から  $T$  秒後に動作電圧  $V_2$  が動作不可能な電圧まで降下することを予測する。そして、中央演算装置 107 は、キーボード 113 からの入力機能、ディスプレイ 112 に対する表示機能を禁止することにより、電源保持用コンデンサ 118 の電力を節約するようにする。

【0031】次に、中央演算装置 107 は、キーボード 113 からの入力機能を停止する前に入力され、スタティックメモリ 114 に一時記憶されたデータを、リード信号線 117、データバス 115 を経由して読出し、ライト信号線 109、データバス 108 を経由して不揮発性書込可能メモリ 110 に書き込む。この場合、停電検出信号信号 106 が  $Low$  レベルに変化してから動作電圧  $V_2$  が動作不可能な電圧 ( $V_{t2}$ ) まで降下するまでの所要時間  $T$  の方が、スタティックメモリ 114 に一時記憶されたデータを不揮発性書込可能メモリ 110 に書き写すまでに要する所要時間よりも長くなるように、電源保持用コンデンサ 118 の容量が設定されている。なお、上記の停電時の動作等を行うための制御プログラムは、中央演算装置 107 に内蔵された ROM 107a にプリセットされている。

【0032】このように、本実施形態では、中央演算装置 107、不揮発性書込可能メモリ 110、フラッシュメモリ 114 の動作電圧は、その動作電圧より高い電圧を電圧降下させることにより生成し、停電検出は、この高い電圧を用いて行っている。従って、中央演算装置 107、不揮発性書込可能メモリ 110、フラッシュメモリ 114 の動作電圧を用いて停電検出を行った場合に比べ、停電検出後に中央演算装置 107、不揮発性書込可能メモリ 110、フラッシュメモリ 114 が動作不可能な状態になるまでに要する時間  $T$  を長くすることがで \*

\* き、その分、電源保持用コンデンサ 118 としては、容量が小さな安価なものを使用することが可能となる。

【0033】なお、本発明は、上記の実施形態に限定されことなく、各種のデータ処理装置に適用することが可能である。また、スタティックメモリに記憶された全てのデータを保護すべく不揮発性書込可能メモリに書き写すことなく、スタティックメモリの一部のデータのみを保護すべく不揮発性書込可能メモリに書き写すことも可能である。この場合には、例えば、データの種類、スタティックメモリの記憶領域等により保護すべきデータであるか否かを識別するようにすればよい。

【0034】

【発明の効果】以上説明したように、本発明によれば、中央演算装置と不揮発性書込可能メモリとを有するデータ処理装置に搭載されたデータ保護装置において、所定の高電圧を電圧降下して生成された所定の低電圧が動作電圧として前記中央演算装置、不揮発性書込可能メモリに供給された状態で前記高電圧を用いて停電を検出する検出手段と、前記高電圧の出力ラインに並列に接続されたコンデンサとを備え、前記中央演算装置は、前記検出手段により停電が検出された際、前記コンデンサから供給される電力を利用して保護が必要なデータを前記不揮発性書込可能メモリに書込むように構成したので、停電時のデータ消滅を安価な構成により確実に防止することが可能となる。

【図面の簡単な説明】

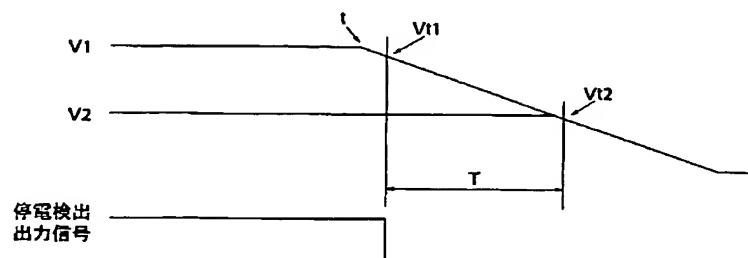
【図 1】本発明の実施の形態に係るデータ保護装置を適用した電子装置の概略構成を示すブロック図である。

【図 2】停電時の動作を示すタイミングチャートである。

【符号の説明】

101：安定化電源、102：ボルテージレギュレータ、105：停電検出回路、107：中央演算装置、107a：ROM、110：不揮発性書込可能メモリ、114：スタティックメモリ、118：電源保持用コンデンサ、 $V_1$ ：高い電圧、 $V_2$ ：低い電圧。

【図 2】



【図1】

